

ICS31.200

L 56

备案号:

**SJ**

中华人民共和国电子行业标准化指导性技术文件

SJ/Z 11358—2006

---

## 集成电路 IP 核模型分类法

Integrated circuit IP core model taxonomy

2006-09-26 发布

2006-12-01 实施



中华人民共和国信息产业部 发布

## 目 次

前言.....	III
引言.....	IV
1 概述.....	1
1.1 引用文件.....	1
2 模型分类法.....	1
2.1 分类法定义.....	1
2.2 内部/外部（接口）概念说明.....	5
2.3 结构/行为/接口概念说明.....	6
2.4 附加属性.....	8
3 通用建模概念.....	8
3.1 基本模型分类.....	8
3.2 专用模型分类.....	11
3.3 计算模型分类.....	12
4 其他系统模型.....	13
4.1 可执行的描述规范.....	13
4.2 数学方程模型.....	14
4.3 算法模型.....	14
5 体系结构模型.....	14
5.1 基于令牌的性能模型.....	14
5.2 抽象行为模型.....	15
5.3 数据流图任务原语.....	16
5.4 指令集体系结构模型.....	16
6 硬件模型.....	16
6.1 详细行为模型.....	16
6.2 寄存器传输级模型.....	17
6.3 逻辑级模型.....	18
6.4 单元级模型.....	18
6.5 开关级模型.....	18
6.6 电路级模型.....	19
7 实现级性能模型.....	19
7.1 基本延迟模型.....	19
7.2 时序分析模型.....	20
7.3 功耗模型.....	20
7.4 外围互连模型.....	20
8 软件模型.....	21
8.1 需求建模.....	21
8.2 伪代码.....	21
8.3 高级语言（HLL, High-Level Language）.....	21

8.4	汇编码.....	21
8.5	微码.....	21
8.6	目标码.....	22
9	术语和定义.....	22
9.1	抽象级和层次结构.....	22
9.2	设计对象分类 design object class.....	23
9.3	信息分类 information classes.....	24
9.4	设计过程术语.....	25
9.5	设计工具术语 design-tool terms.....	26
9.6	测试相关术语 test-related terms.....	27
9.7	需求和规范 requirements and specifications.....	27
9.8	复用性和互用性 reusability and interoperability.....	28
9.9	接口相关术语 interface-related terms.....	28