

ICS31.200

L 56

备案号:

**SJ**

中华人民共和国电子行业标准化指导性技术文件

SJ/Z 11354—2006

---

## 集成电路模拟/混合信号 IP 核规范

Integrated circuit analog/mixed-signal IP core specification

2006-09-26 发布

2006-12-01 实施

---



中华人民共和国信息产业部 发布

## 目 次

前言.....	II
引言.....	III
1 概述.....	1
1.1 范围.....	1
1.2 前提.....	1
1.3 方法学概述.....	2
1.4 IP 交付项概述.....	3
1.5 引用文件.....	7
2 交付项规范.....	7
2.1 用户指南.....	7
2.2 工艺定义.....	12
2.3 系统架构和设计.....	13
2.4 功能和性能建模.....	15
2.5 测试要法语.....	18
2.6 物理模块实现.....	19
3 设计指南.....	21
3.1 用户向导.....	21
3.2 测试.....	21
3.3 模块的物理实现.....	22
附录 A (资料性附录) 基于模块的设计方法.....	25
附录 B (资料性附录) 数字 IP 规范与模拟 IP 规范比较.....	28
附录 C (资料性附录) 电流源视频转换器.....	30
附录 D (资料性附录) IP 的提交示例.....	38
附录 E (资料性附录) 缩略语.....	39

## 前 言

本指导性技术文件附录A、附录B、附录C和附录D为资料性附录，附录E为规范性附录。

本指导性技术文件由信息产业部电子工业标准化研究所归口。

本指导性技术文件的起草单位：集成电路IP核标准工作组。