

中華民國國家標準	使用印刷電路板用頻率 3MHz 以下 連接器之微處理機系統之接腳配置	總號	1 2 7 1 1
CNS		類號	C 5 2 3 1

Pin Allocations for Microprocessor Systems Using The Connector for Frequencies Below
3 MHz for Use With Printed Boards

1. 適用範圍：本標準適用於使用頻率 3 MHz 以下之印刷電路板用連接器之微處理機系統應配置之直流接地端子最小數目。本標準亦建議使用此種連接器之微處理機系統在連接電源及接地時配置之限制。
本標準提供微處理機系統中板面及背面之連接。
備考：本標準中“接腳”及“端子”可通用。
2. 最小直流接地需求：在微處理機系統中對每一連接器應提供最少四個直流接地信號。
3. 接腳配置
 - 3.1 連接器之下列端子應和直流接地連接或不做任何使用。

1 a	1 b	1 c
32 a	32 b	32 c
 - 3.2 連接器之下列端子應連接至電壓不超過 5.0 Vd.c+10% 之主直流電源或不做任何使用。

2 a	2 b	2 c
31 a	31 b	31 c
4. 信號返回路徑：對任何非差動驅動高速運作之匯流排結構、信號返回路徑十分之重要。在系統上，增加信號返回路徑之分配可減少從印刷電路板上驅動器到另一印刷電路板上一或多個接收器之信號特性阻抗的不連續性。一般而言，系統匯流排之整合隨著增加信號返回路徑而改善，特別是被分配於信號連接時。

公布日期 79年5月9日	經濟部標準檢驗局印行	修訂日期 年 月 日
-----------------	------------	---------------