

L 78



中华人民共和国国家标准

GB/T 3455—1982

非平衡双流接口电路的电特性

**Electrical characteristics for unbalanced
double-current interchange circuits**

1982-12-31 发布

1983-10-01 实施

国家标准局 发布

**Electrical characteristics for unbalanced
double-current interchange circuits**

1 范围

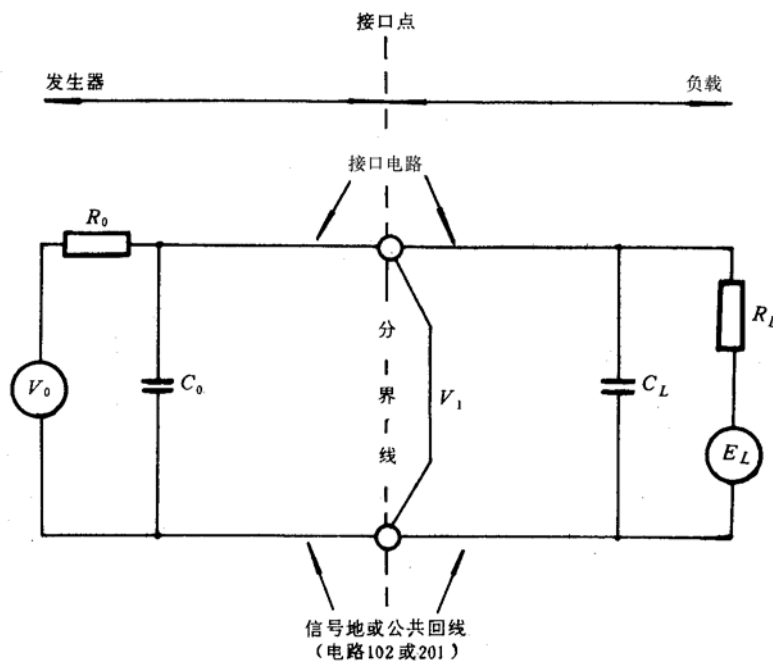
本建议所规定的电特性,适用于数据信号速率在 20 000 比特/秒极限以下操作的接口电路。
本标准与 CCITT 建议 V. 28 在技术上是完全一致的。

2 接口等效电路

图 1 所示的接口等效电路及其电参数,定义如下。

不论发生器是处在数据电路终接设备内,负载处在数据终端设备内,还是相反,均与本等效电路无关。

与发生器(负载)有关的阻抗中,包括接口点发生器(负载)侧的任何电缆阻抗。
在接口两侧的设备,可以落实在发生器的接收器或任何组合型式上。



CCITT 43641

图 1 接口等效电路

- 图中： V_0 —发生器的开路电压；
- R_0 —在接口点测得的与发生器有关的总有效直流电阻；
- C_0 —在接口点测得的与发生器有关的总有效电容；
- V_1 —在接口点对信号地或公共回线的电压；
- C_L —在接口点测得的与负载有关的总有效电容；
- R_L —在接口测得的与负载有关的总有效直流电阻；
- E_L —负载开路电压(偏压)。